



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09023-LAP-PROFIBUS-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	5
3	使用说明	6

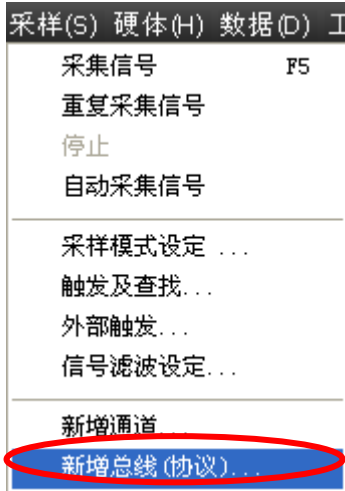
1 软件注册

软件注册请依照下列步骤进行注册。

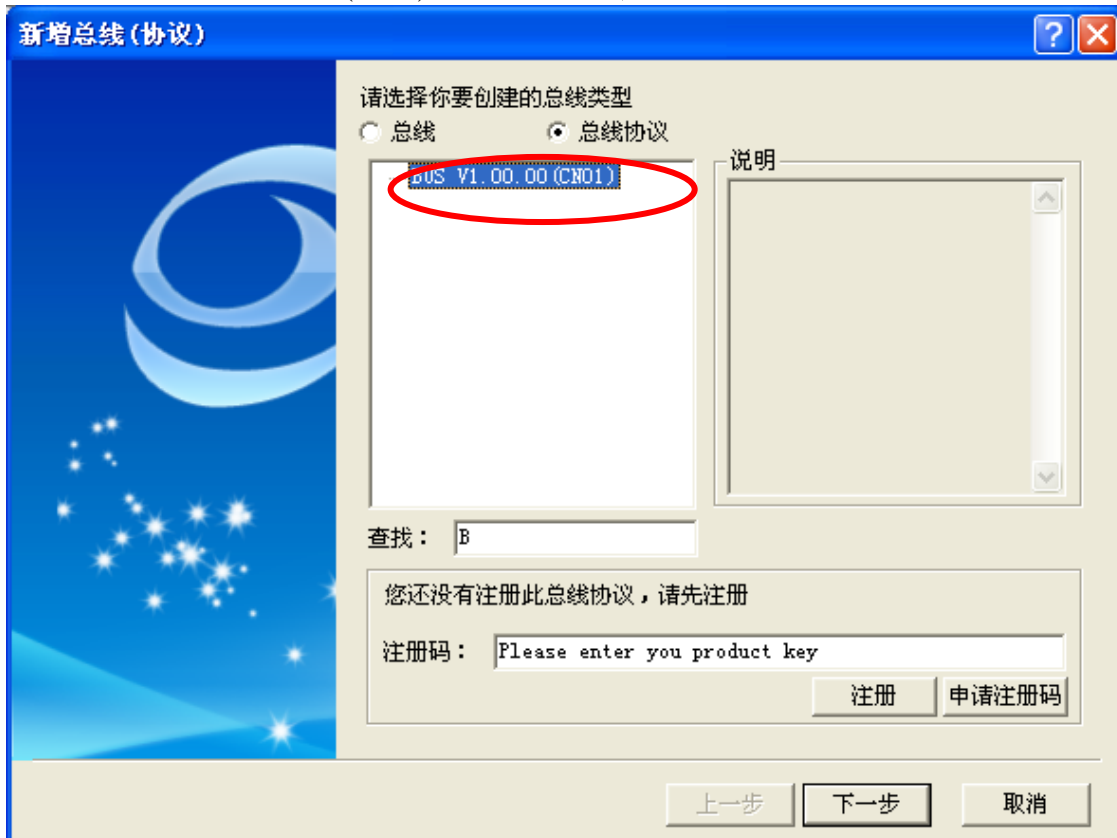
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。

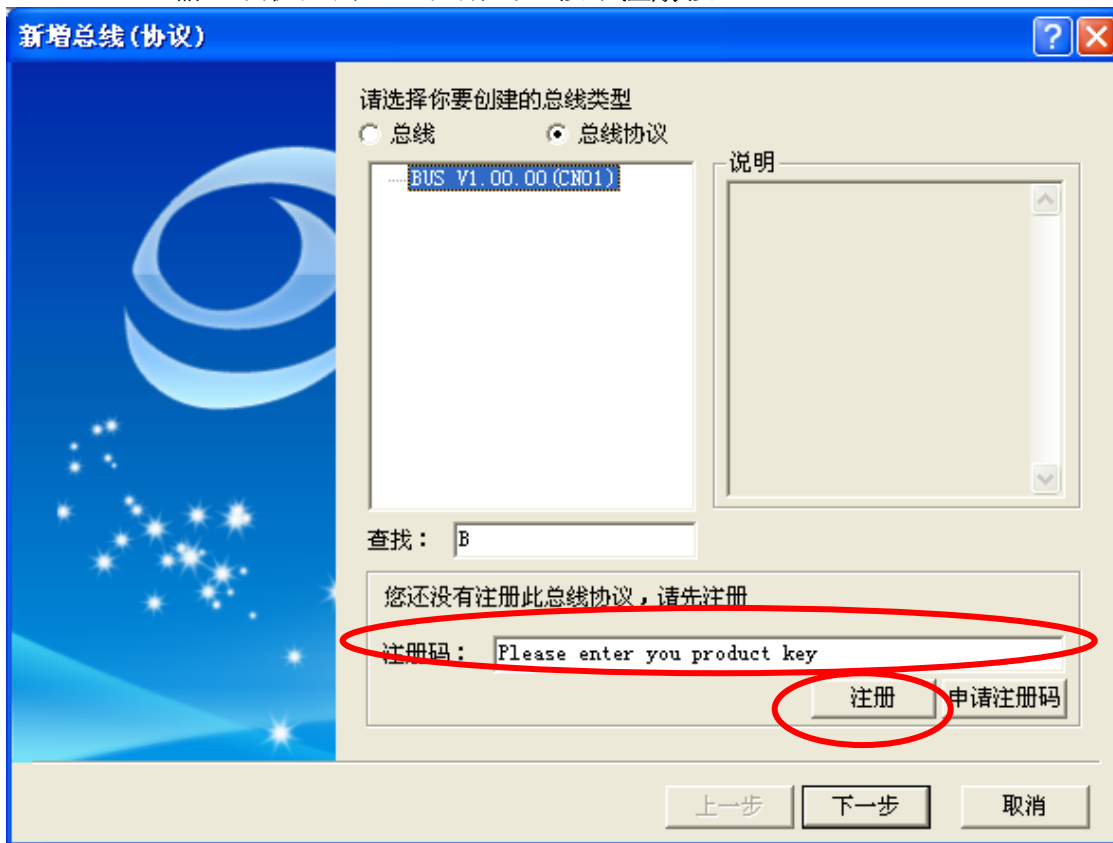


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。

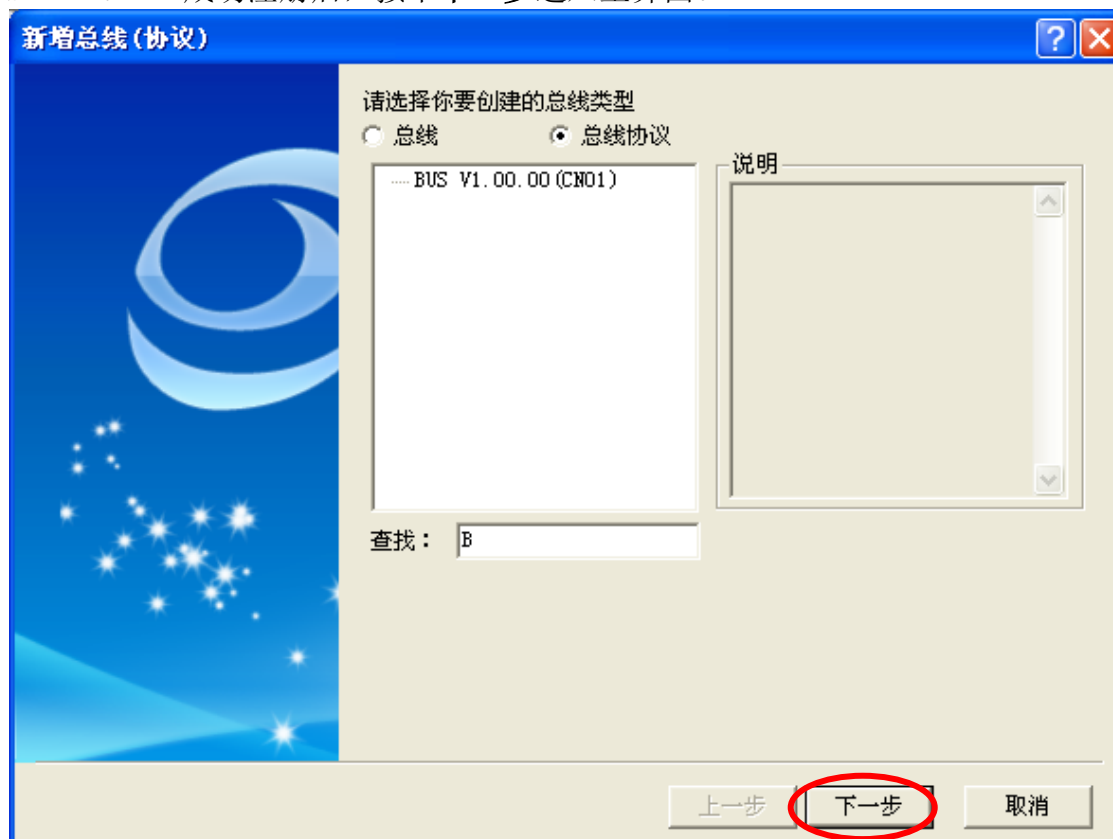




STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。



2 人机界面

在设定页，相关设定可参考下图界面。



通道设定：PROFIBUS 单线解码，基于 UART。

总线协议设定：

传送方法：默认从低到高。基于 UART 的传送方向，可选择 LSB->MSB 或 MSB->LSB，默认为 LSB->MSB。

数据反相解码：对资料线取反后解码。

波特率：可填写及选择波特率值，可选择值分别为 110, 300, 600, 1200, 2400, 4800, 9600, 19200, 38400, 57600, 115200, 230400, 460800, 921600。可填写 1 到 12000000。

自动：勾选时，自动波特率计算并显示计算的波特率值。

总线协议格式：使用者可自行设定解码字段的颜色。SD, DA, SA, FC, FCS, ED, SC, LE/LER, Data, 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



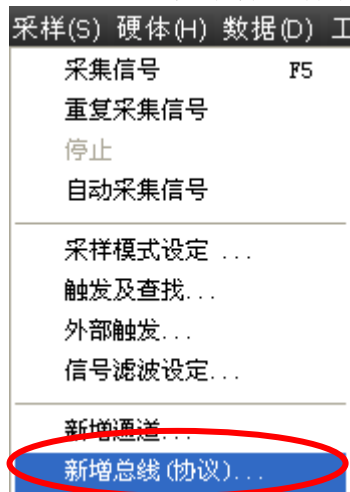
总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Sync		默认	FC		默认
Start		默认	FCS		默认
SD		默认	ED		默认
Parity		默认	SC		默认
Stop		默认	LE/LER		默认
DA		默认	Data		默认
SA		默认			

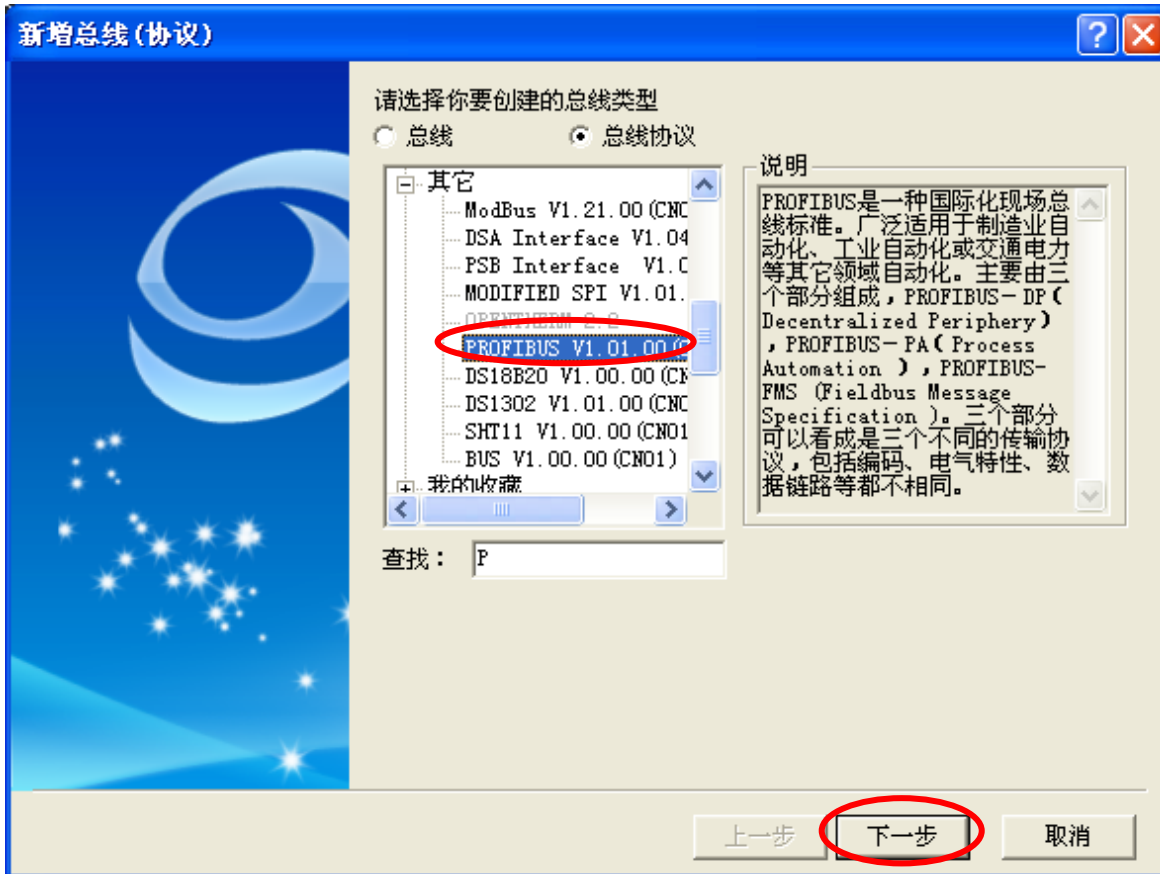
确定 取消 默认值

3 使用说明

STEP 1. 在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 PROFIBUS, 按下下一步。



STEP 3. 通道设定。





STEP 4. 点击设定按钮，进行总线协议格式设定。

PROFIBUS总线协议

通道设定

讯号通道: A0

总线协议格式

设定...

总线协议设定

传送方向: LSB->MSB

波特率: 9600 ☐ 自动

☐ 数据反相解码 (Min:1,Max:12000000)

默认值 上一步 下一步 取消

STEP 5. 总线协议设定。

PROFIBUS总线协议

通道设定

讯号通道: A0

总线协议格式

设定...

总线协议设定

传送方向: LSB->MSB

波特率: 9600 ☐ 自动

☐ 数据反相解码 (Min:1,Max:12000000)

默认值 上一步 下一步 取消



STEP 6. 按下下一步完成所有设定。



PROFIBUS总线协议

通道设定

讯号通道: A0

总线协议格式

设定...

总线协议设定

传送方向: LSB->MSB

波特率: 9600 ☐ 自动

☐ 数据反相解码 (Min:1,Max:12000000)

默认值 上一步 下一步 取消

STEP 7. 输入总线名称及点选是否清除软体中其它的总线和通道，按下完成按钮。



新增总线(协议)

请输入你想要的总线名称:

BUS

是否清除软体中其它的总线和通道?

☐ 是的, 清除

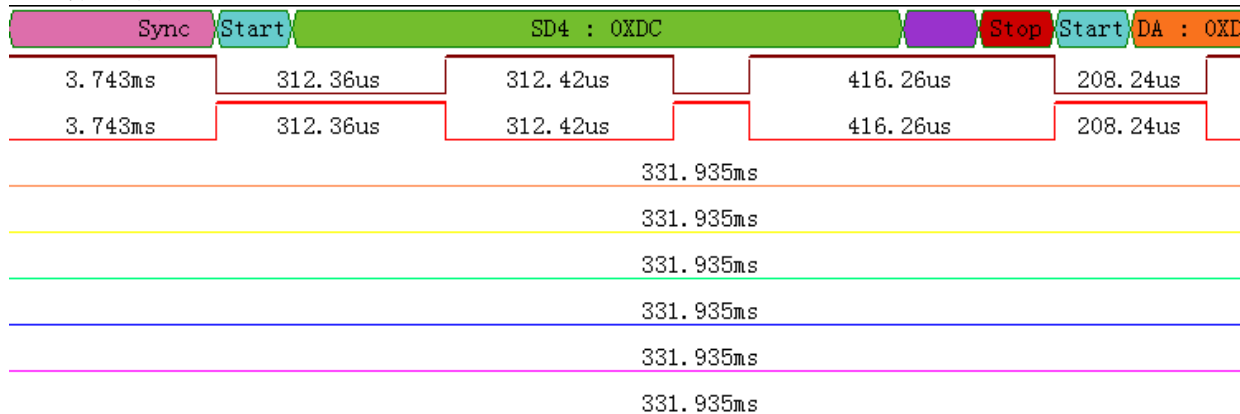
☒ 否, 保留

上一步 完成 取消



STEP 8. 总线协议分析模组解码完成图示，设定条件为上升沿，记忆深度为 128K，采样频率为 50MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

封包 #	名称	起始点	Sync	Start	SD4	Parity	Stop	Start	DA	Parity	Stop	Start	SA	Parity	Stop
1	Bus1(PROFIBUS)	26.7542ms	Sync	Start	DC	Parity	Stop	Start	DA	Parity	Stop	Start	2A	Parity	Stop
2	Bus1(PROFIBUS)	33.9335ms	Sync	Start	SD1	Parity	Stop	Start	DA	Parity	Stop	Start	05	Parity	Stop
3	Bus1(PROFIBUS)	44.5473ms	Start	FC	Parity	Stop	Start	FCS	Parity	Stop	Start	ED	Parity	Stop	Start
4	Bus1(PROFIBUS)	51.6261ms	Start	10	Parity	Stop	Start	DA	Parity	Stop	Start	05	Parity	Stop	Start
5	Bus1(PROFIBUS)	52.7719ms	Sync	Start	SD3	Parity	Stop	Start	DA	Parity	Stop	Start	3A	Parity	Stop